

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
27. Juni 2002 (27.06.2002)

PCT

(10) Internationale Veröffentlichungsnummer
WO 02/50838 A2

(51) Internationale Patentklassifikation:

G11C

(72) Erfinder; und

(21) Internationales Aktenzeichen:

PCT/DE01/04786

(75) Erfinder/Anmelder (nur für US): KAISER, Robert [DE/DE]; Kolpingstr. 41, 86916 Kaufering (DE). SCHAMBERGER, Florian [DE/DE]; Nonn 39, 83435 Bad Reichenhall (DE).

(22) Internationales Anmeldedatum:

18. Dezember 2001 (18.12.2001)

(74) Anwalt: EPPING, HERMANN & FISCHER: Postfach 12 10 26, 80034 München (DE).

(25) Einreichungssprache:

Deutsch

(81) Bestimmungsstaaten (national): JP, KR, US.

(26) Veröffentlichungssprache:

Deutsch

(84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).

(30) Angaben zur Priorität:

100 63 684.5 20. Dezember 2000 (20.12.2000) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Str. 53, 81669 München (DE).

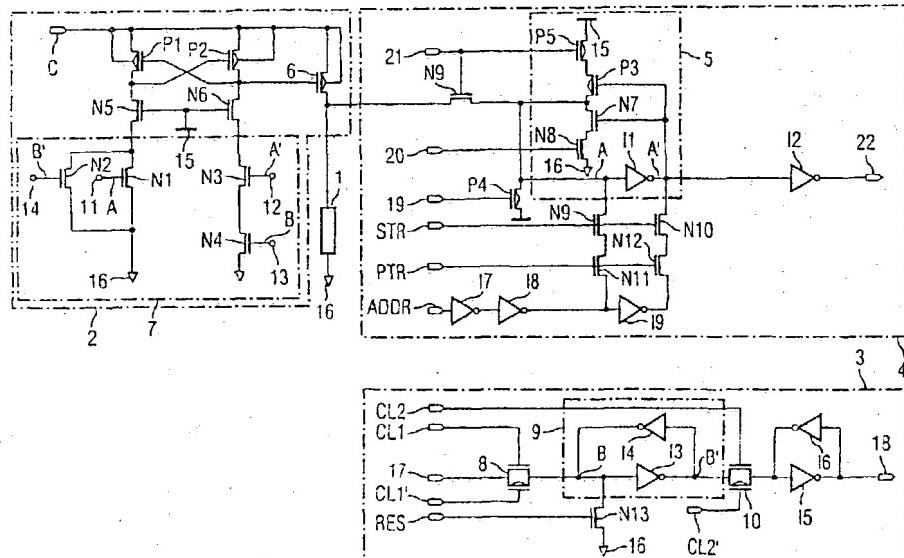
Veröffentlicht:

— ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

[Fortsetzung auf der nächsten Seite]

(54) Title: CIRCUIT ARRANGEMENT FOR CONTROLLING A PROGRAMMABLE CONNECTION

(54) Bezeichnung: SCHALTUNGSANORDNUNG ZUR ANSTEUERUNG EINER PROGRAMMIERBAREN VERBINDUNG



WO 02/50838 A2

(57) Abstract: The invention relates to a circuit arrangement for controlling a programmable connection (1), which comprises a trigger circuit (2) for selecting and burning the fuse (1), and which comprises a shift register (3), with which an activating signal (B, B') can be supplied to the trigger circuit (2). In a preferred embodiment, a volatile memory location (5) can be provided in order to provide the data that initiates the burning. The circuit arrangement enables a burning of fuses (1) and thus permits the repair of defective memory locations in bulk storage devices even after a chip having the bulk storage device has been embedded. In addition, the aforementioned shift register (3) effectively prevents the occurrence of impermissibly high currents due to the simultaneous burning of too many fuses (1).

[Fortsetzung auf der nächsten Seite]



Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

Docket # P2000,0344

Applic. # _____
Applicant: Robert Kaiser et al.

Lerner and Greenberg, P.A.
Post Office Box 2480
Hollywood, FL 33022-2480
Tel: (954) 925-1100 Fax: (954) 925-1101

(57) Zusammenfassung: Es ist eine Schaltungsanordnung zur Ansteuerung einer programmierbaren Verbindung (1) angegeben, welche einer Ansteu-erschaltung (2) zum Selektieren und Brennen der Fuse (1) aufweist sowie ein Schieberegister (3), mit dem der Ansteuerschaltung (2) ein Aktiviersignal (B, B') zuführbar ist. Zur Bereitstellung der zu brennenden Daten kann in einer bevorzugten Ausführungsform eine flüchtige Speicherzelle (5) vorgesehen sein. Die vorliegende Schaltungsanordnung ermöglicht ein Brennen von Fuses (1) und damit eine Reparatur defekter Speicherzellen in Massenspeichern auch nach einem Vergießen eines Chips, welcher den Massenspeicher aufweist. Zudem wird mit dem beschriebenen Schieberegister (3) wirksam verhindert, daß durch gleichzeitiges Brennen zu vieler Fuses (1) unzulässig hohe Ströme auftreten können.